

全智科技將統一使用”Galaxy Examiner & Yield-Man”軟體於特性分析到量產良

率管理

本合約將授權全智科技--測試及生產工程部門將標準資料及報表分析工具應用於全面性客戶服務

新竹, 台灣 及 麻省 – 2008 年 12 月 9 日 –由致力為無線網路及通訊測試產業之領導廠商的全智科技和以測試資料分析及產能管理工具為主要供應商的 Galaxy Semiconductor Solutions 共同宣布雙方已簽定 “Examinator™” 及 “Yield-Man™”的授權合約。根據以下的使用協議, 全智科技之測試技術及生產工程部門將 “Galaxy 軟體”應用於特性分析到量產良率管理

全智科技專門將晶圓級與封裝級測試服務應用於 RFIC/SiP/SoC 上並提供客戶全方位的服務, 如: 從測試程式開發, 測試規格最佳化, 測試生產指標以及提供客戶全面性測試量產服務。然而, Galaxy 的重複測量, 再生, 有效改善測試時間及判定良率異常的特性在這些服務中扮演著及為重要的角色 “Examinator” 可讓測試及產品工程師從 STDF 檔案中針對元件, 程式特性及其根本原因做出詳盡分析的一種工具。只要輕點一下就可以跑出五花八門的 “Examinator” 綜合報表, 如: 良率報告, CP, CPK, 統計圖表, wafer map, 柏拉圖及量測誤差 “GRR” 分析等。另外, “Examinator” 可以在測試範圍自動執行 guard-banding, 工程師也可以藉由執行 “what-if” 試驗來發現測試程式的改變對於產能及重複性的影響。

“Yield-Man” 除了可以幫助 IC 設計公司, IDMs 與下游測試廠商做好自動化產能管控之外, 還可以處理企業報表以及利用郵件提醒用戶。產品工程師透過使用 “Yield-Man” 來做異常管理並可依照公司各管理階層的需求提供產能報表。

“對我們的工程人員來說, 使用方便且價格合理的 Galaxy 絕對是最好的選擇, 它可以涵蓋我們整個測試流程”, 全智科技業務暨市場行銷副總 Frank Chien 說。 “Examinator 及 Yield-Man 可以協助全智提供給我們的客戶最佳的測試流程及用最低成本成就最高品質的服務。

我們非常高興全智科技統一選擇 Galaxy 軟體並使用在他門所有的測試服務上。 Galaxy Semiconductor 的營運長 Bertrand Renaud 說。 “全智科技現在主要利用 Galaxy 所產生的報表做為跟他們跟客戶之間的主要溝通工具並更進一步加強 Galaxy 在混訊市場裡所扮演的角色”

全智科技於 2000 年成立於台灣新竹, 提供無線通訊系統相關積體電路測試服務之領導廠商。因應市場高度需求, 全智科技於 2004 年 3 月與全天時科技合併。全智科技期以提供省時, 低成本, 世界級品質的測試解決方案進而成為客戶之優選廠商。我們從測試發展, 晶圓探測, 測試流程, 高溫烘烤, 捲裝設備等...更多的資訊請上 www.giga-solution.com

Galaxy Semiconductor Solutions 為半導體產業中測試資料分析, 產能管理工具及 PAT 的領航者。目前全球已有超過 1500 位使用者利用 Galaxy 的產品來增強良率, 減少壞品以及改善產能。 Galaxy 軟體不但方便使用, 容易學習且在短時間內就可以收到成效。更多的資訊請上 www.galaxysemi.com

CONTACT: Giga Solution

Frank Chien, 886-3-6116168 Ext. 1103

frank_chien@giga-solution.com

CONTACT: Galaxy

Bertrand Renaud, 781-891-1148

Bertrand.renaud@galaxysemi.com

SOURCE: Giga Solution Company and Galaxy Semiconductor Solutions